



3.3V零延迟时钟 BUFFER, 扩频 兼容

IDT23S05E

产品特点:

- 锁相环时钟分配
- 10MHz至200MHz的工作频率
- 分配一个时钟输入到五个输出一个银行
- 零输入, 输出延迟
- 输出偏斜<250PS
- 低抖动<200 ps的周期到周期
- IDT23S05E-1为标准驱动
- IDT23S05E-1H为高驱动
- 无需外部RC网络所需
- 工作电压为3.3V_{DD}
- 掉电模式
- 扩频兼容
- 采用SOIC封装

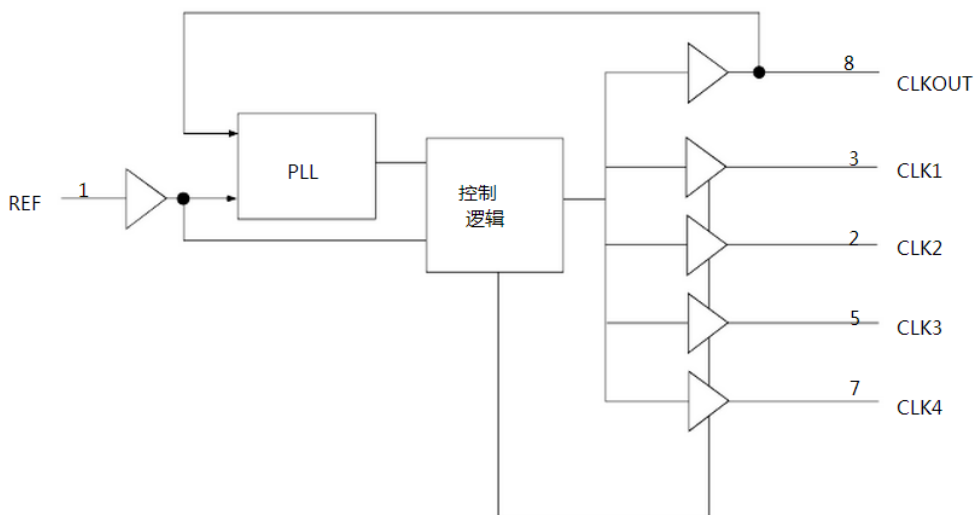
描述:

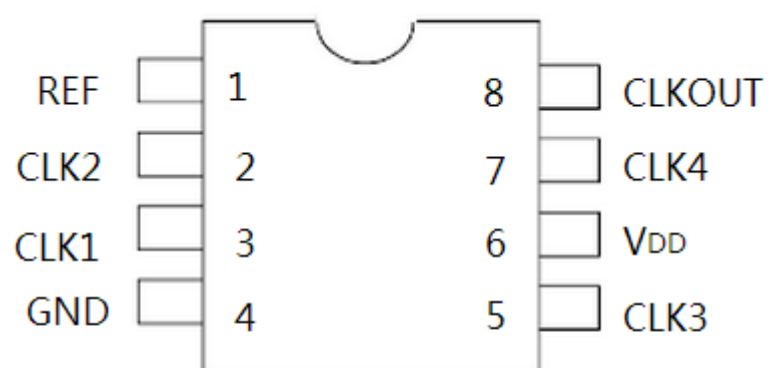
该IDT23S05E是一个高速锁相环(PLL)的时钟缓冲器, 旨在解决高速时钟分配的应用程序。零延迟是通过比对输入的时钟之间的相位取得输出时钟, 10~200MHz的范围内可操作。

该IDT23S05E是IDT23S09E的8引脚版本。IDT23S05E接受一个参考输入, 并可提供五种低偏移时钟。该-1H版本设备的工作频率高达200MHz的频率, 并具有较高的开车比-1装置。所有部件具有片上PLL的哪个锁定到输入REF引脚的时钟。PLL反馈是在芯片上, 并从获得CLKOUT垫。在没有一个输入时钟, 则IDT23S05E进入断电。在这种模式下, 该设备将绘制小于12μA为商业级温度范围, 小于25μA的工业温度范围。输出处于三态, 并且PLL没有运行, 导致在一个显著功率的降低。

该IDT23S05E的特点是工业和商业操作。

功能框图





SOIC
顶视图