



3.3V零延迟时钟 BUFFER，扩频 兼容

IDT23S05

产品特点：

- 锁相环时钟分配
- 10MHz至133MHz的工作频率
- 分配一个时钟输入到五个输出一个银行
- 零输入，输出延迟
- 输出偏斜< 250PS
- 低抖动<200 ps的周期到周期
- IDT23S05-1为标准驱动
- IDT23S05-1H高驱动器
- 无需外部RC网络所需
- 工作电压为3.3V VDD
- 掉电模式
- 扩频兼容
- 采用SOIC封装

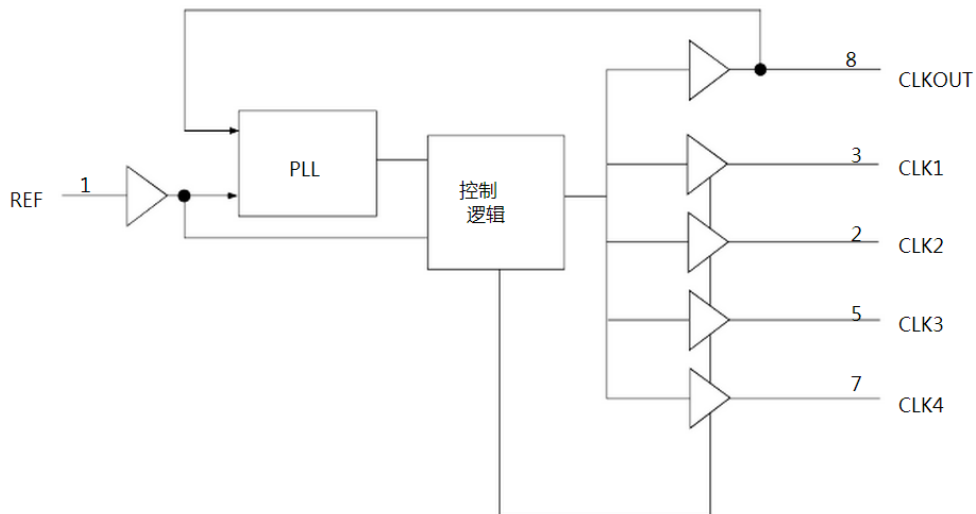
描述：

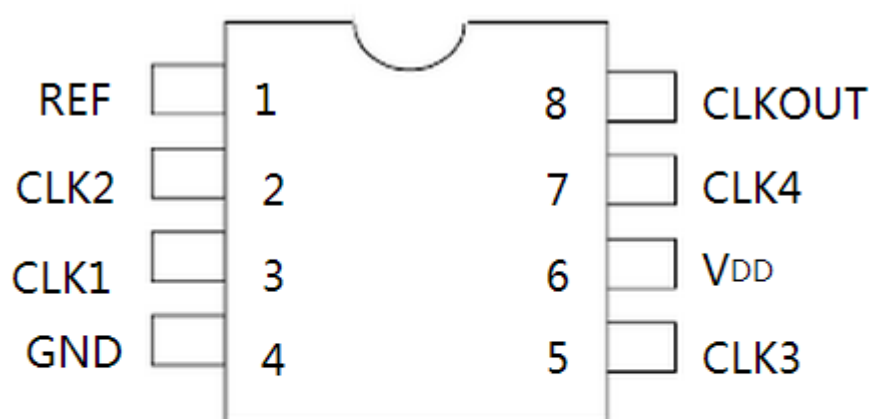
该IDT23S05是一个高速锁相环（PLL）的时钟缓冲器，旨在解决高速时钟分配的应用程序。零延迟是通过比对输入的时钟之间的相位取得输出时钟，10~133MHz的范围内可操作。

该IDT23S05是IDT23S09的8引脚版本。IDT23S05接受一个参考输入，并可提供五种低偏移时钟。该-1H版本这种设备的工作频率高达133MHz的频率，并具有较高的传动比-1装置。所有部件都有片上锁相环它锁定到输入时钟上REF引脚。PLL反馈是在芯片上，并从CLKOUT获得。在没有一个输入时钟，所述IDT23S05进入掉电。在这种模式下，该设备将小于12μA商用温度绘制较少，输出TURE范围小于25μA的工业温度范围，输出为三态，并且PLL未运行，导致显著减少的力量。

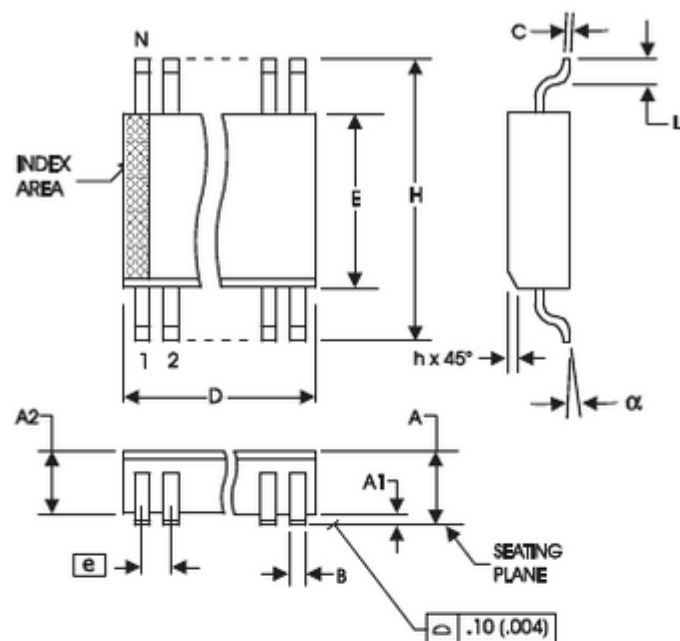
该IDT23S05的特点是工业和商业操作。

功能框图





SOIC
顶视图



150密耳（N箭体）SOIC

符号	以毫米为单位		(英寸)	
	常见尺寸	最大	常见尺寸	最大
A	1.35	1.75	.0532	.0688
A1	0.10	0.25	.0040	.0098
B	0.33	0.51	.013	.020
C	0.19	0.25	.0075	.0098
D	SEE变异		SEE变异	
E	3.80	4.00	.1497	.1574
e	1.27 BASIC		0.050 BASIC	
H	5.80	6.20	.2284	.2440
h	0.25	0.50	.010	.020
L	0.40	1.27	.016	.050
N	SEE变异		SEE变异	
a	0°	8°	0°	8°

变化	毫米		D (英寸)	
	民	最大	民	最大
N	4.80	5.00	.1890	.1968